

FF < 3000. 6FF =

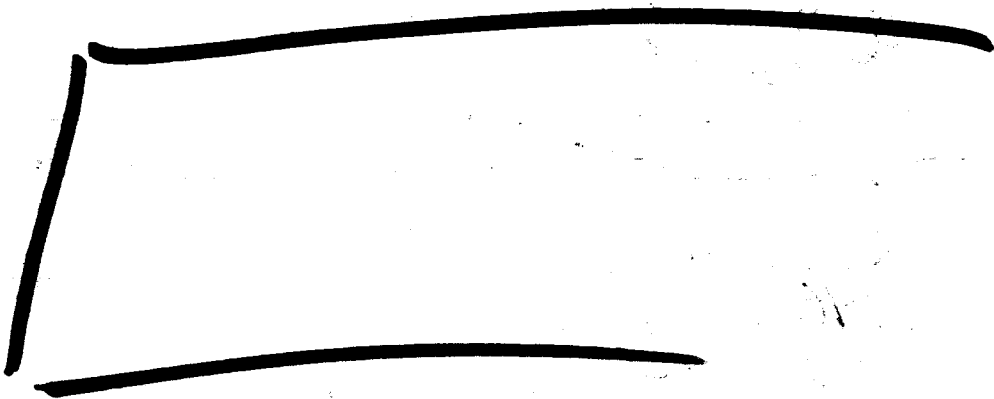
* G F2000.BIN, 5000 O&S

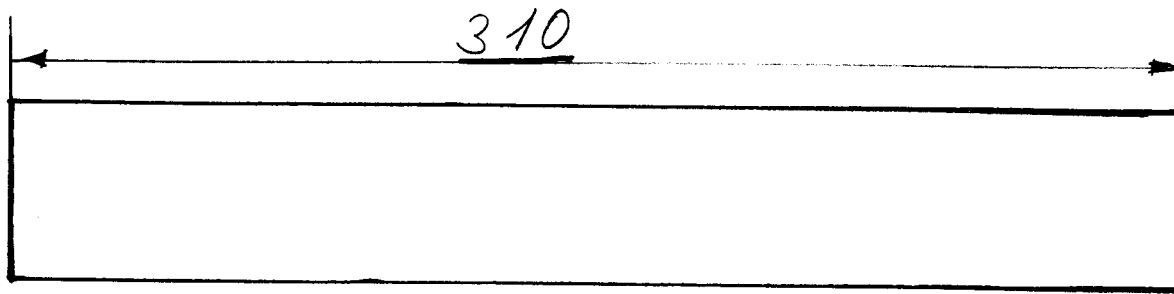
* G B.OBJ, 3000 Bootschbau

* G SU.DAT, 3100 Setup

* G , 4000 Copy

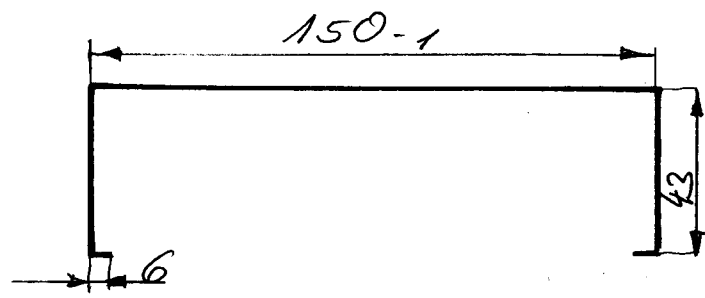
ROZ 16 x F2000





← "X"

Ansicht "X"



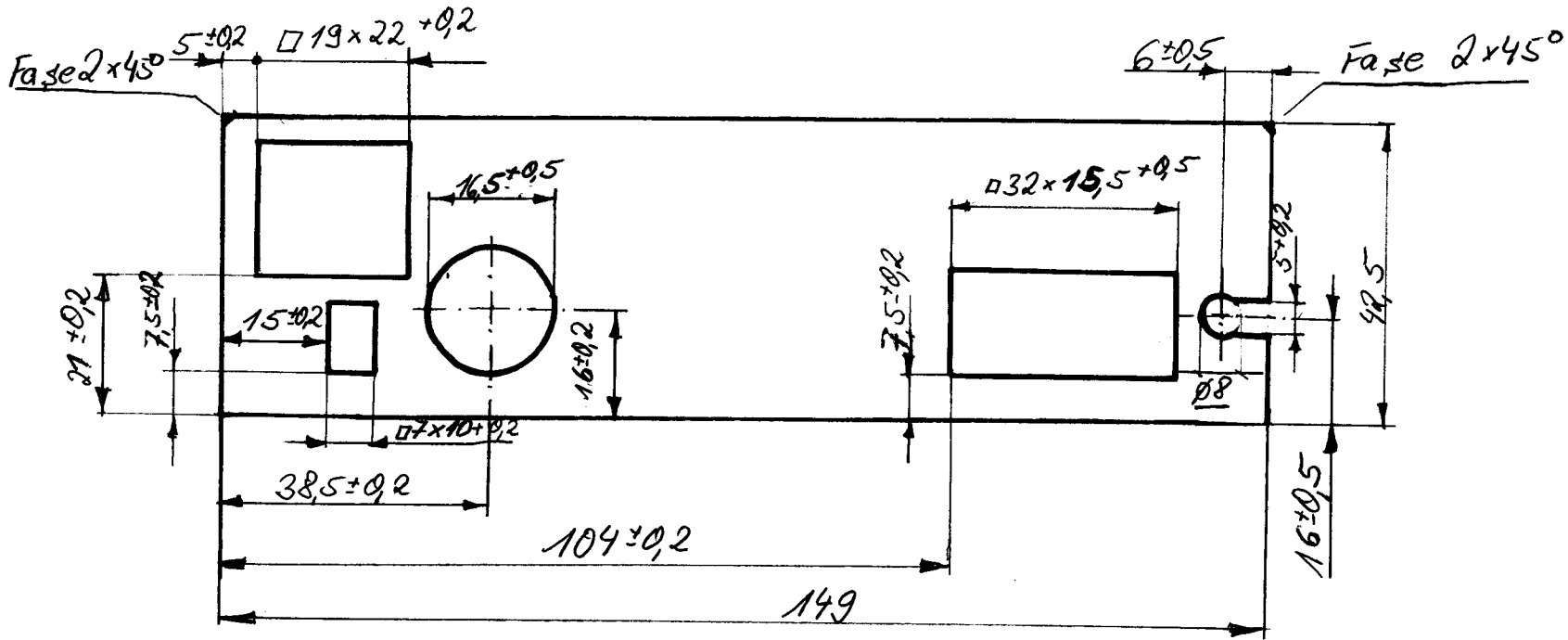
Teil 1

siehe Muster

Blech 1mm

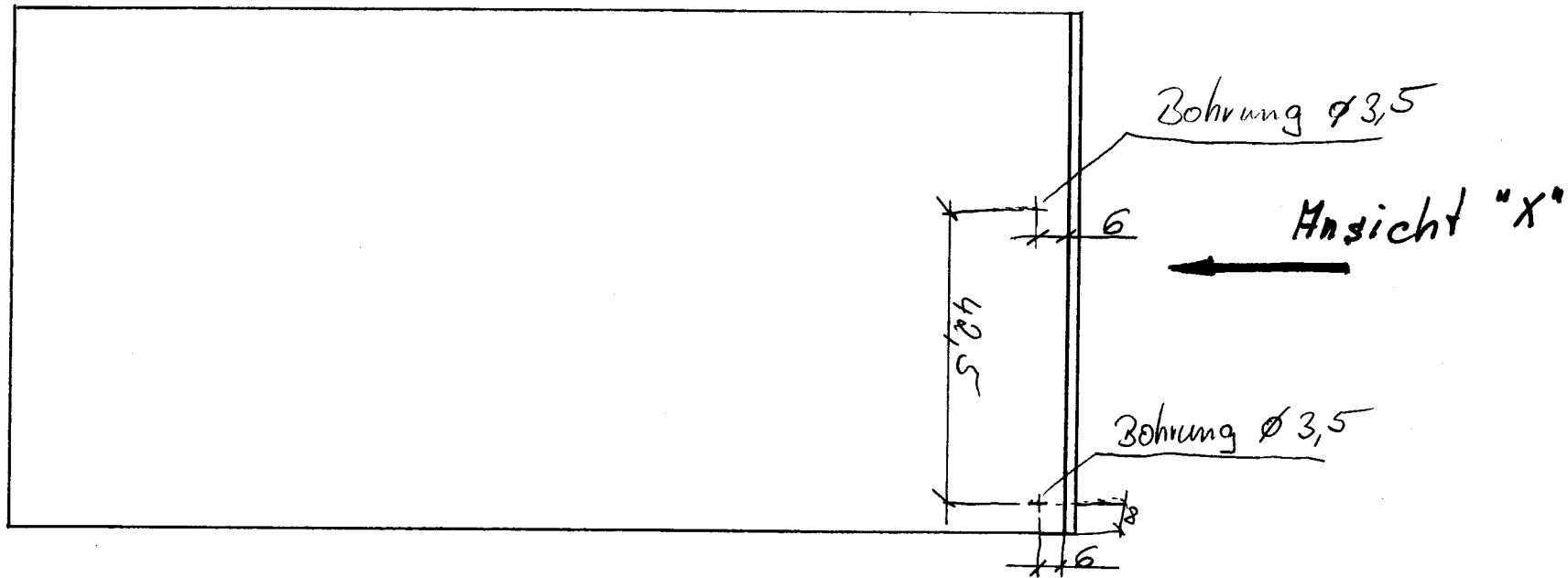
M 1:2

Teil 2 Ansicht "X"



F2000

KLAUS PETERS
ELEKTRONIK & SOFTWARE
VON-HUMBOLDT-STR. 28
3620 VELBERT 1

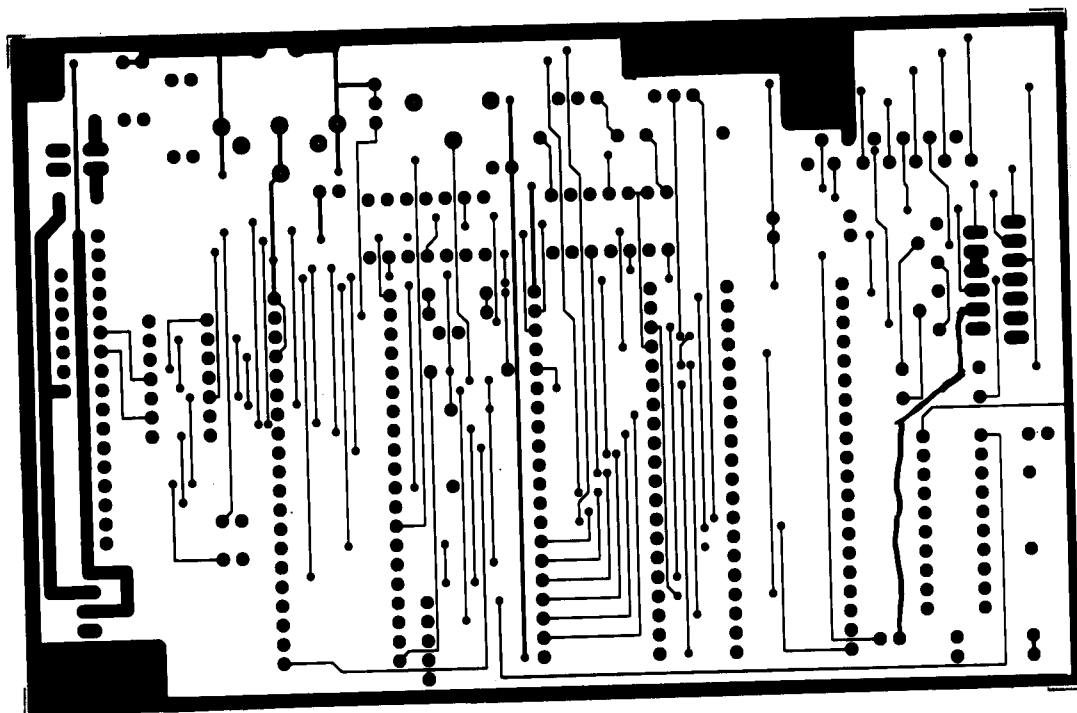
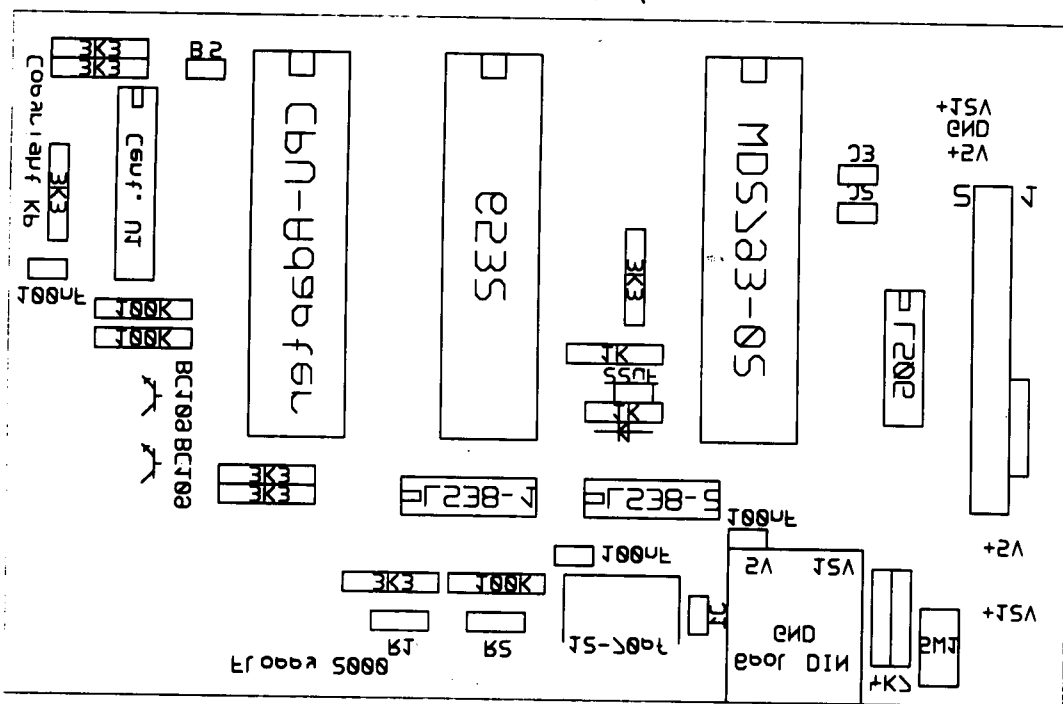


F2000 Teil 2 M 1:2

wie Muster Länge jedoch + 55 mm zusätzlich
Bohrungen 2x $\varnothing 3,5$

KLAUS PETERS
ELEKTRONIK & SOFTWARE
VON-HUMBOLDT-STR. 28
8020 VELBERT 1

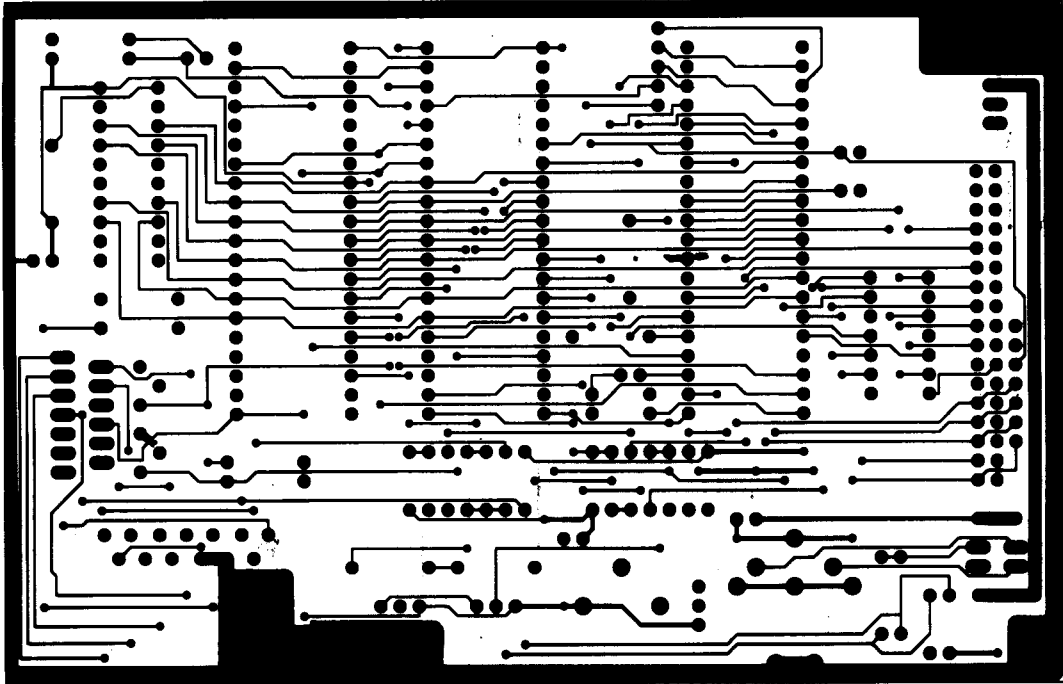
Handwritten text at the top of the page, possibly a date or reference number.

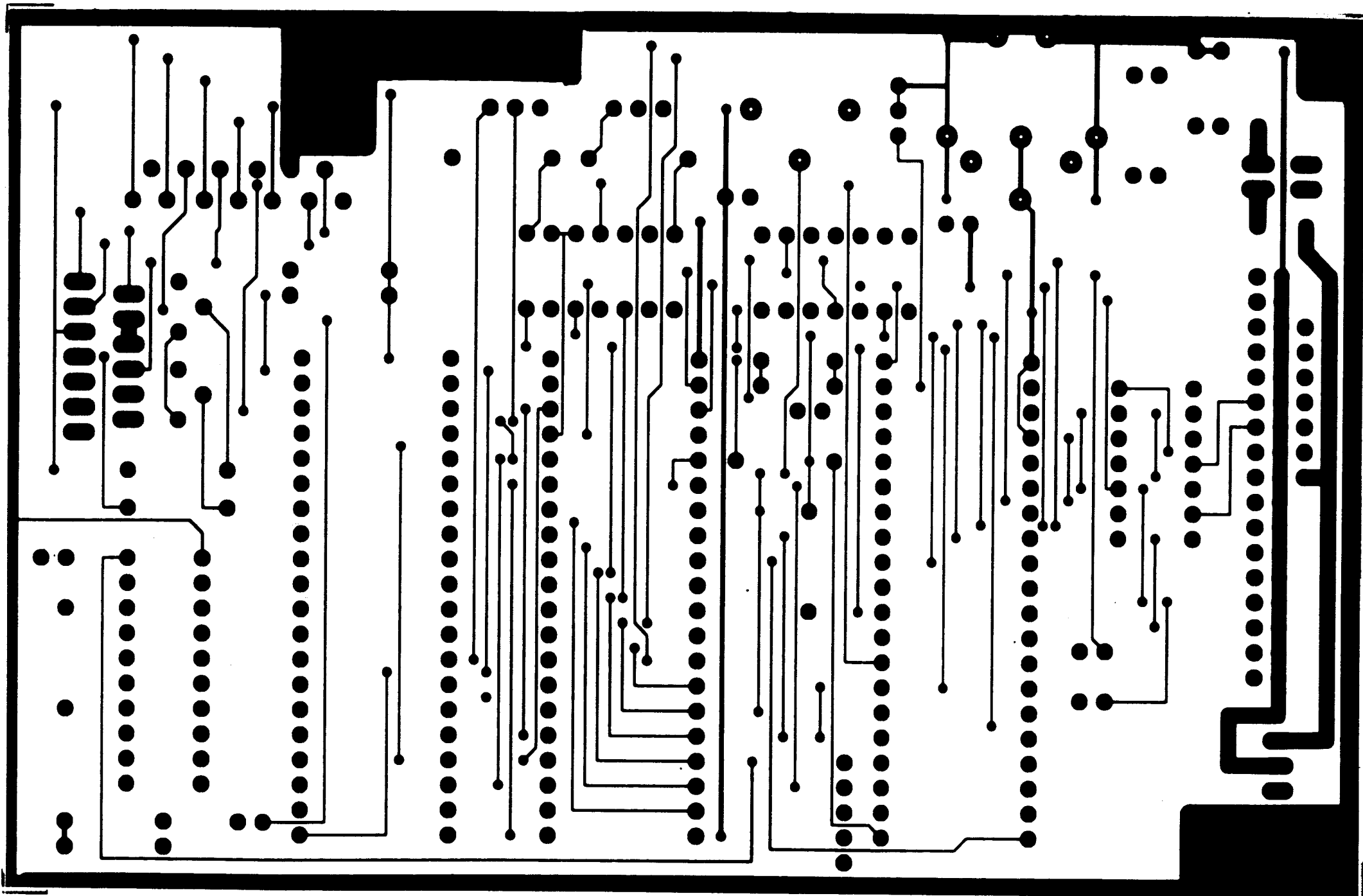


Handwritten text at the bottom of the page, possibly a date or reference number.

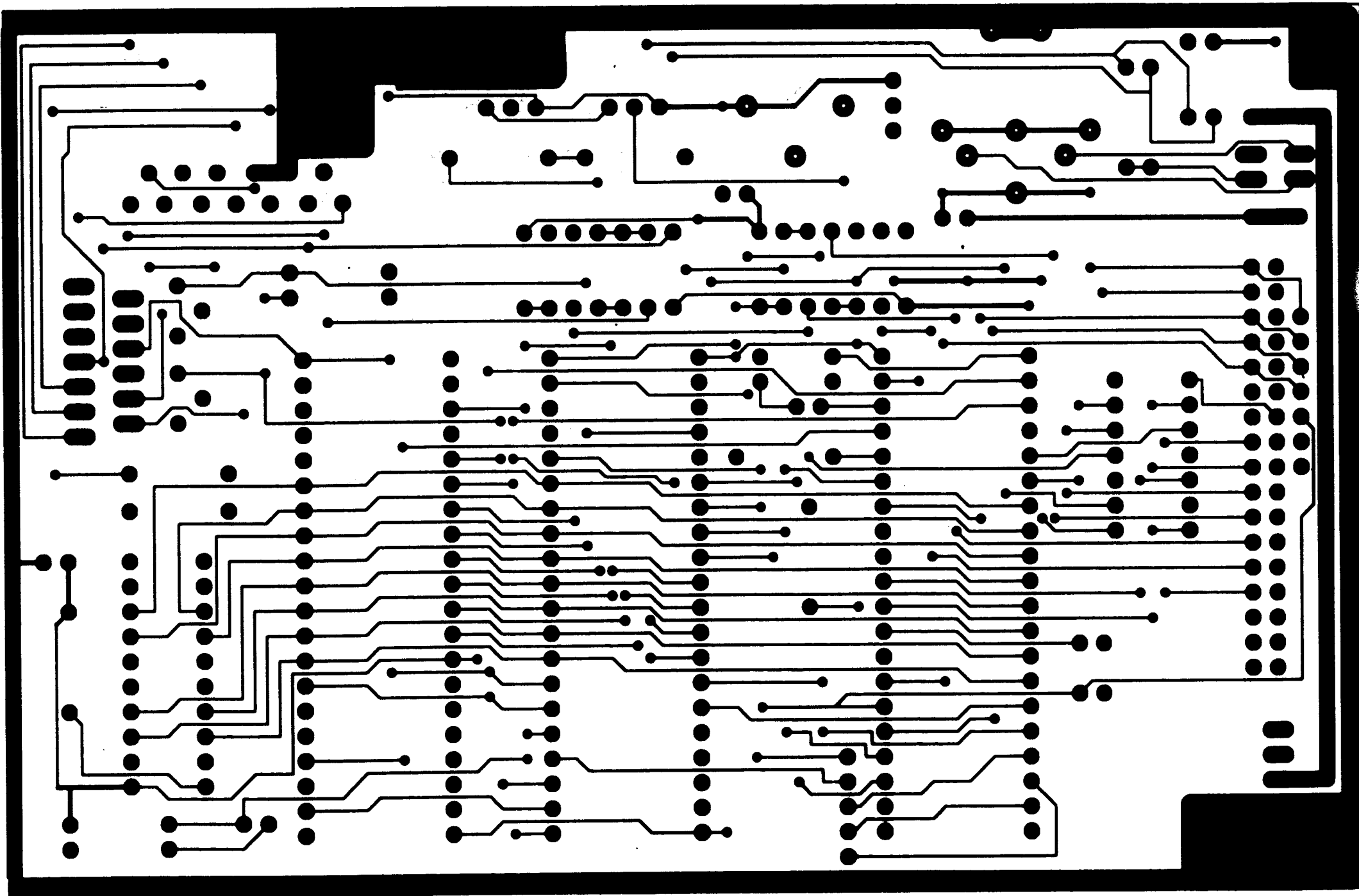
Jan 1972

1002



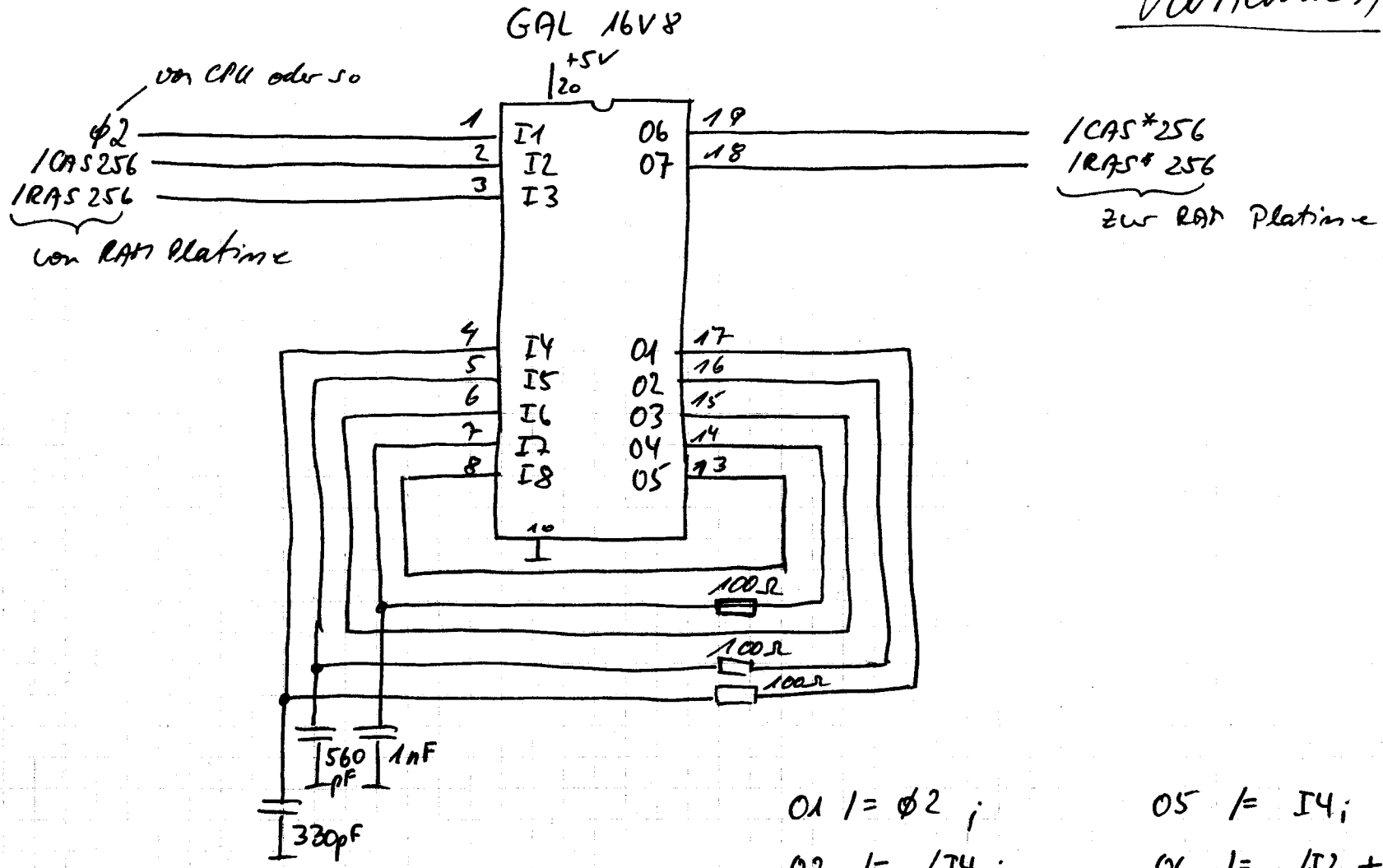


Lötseite



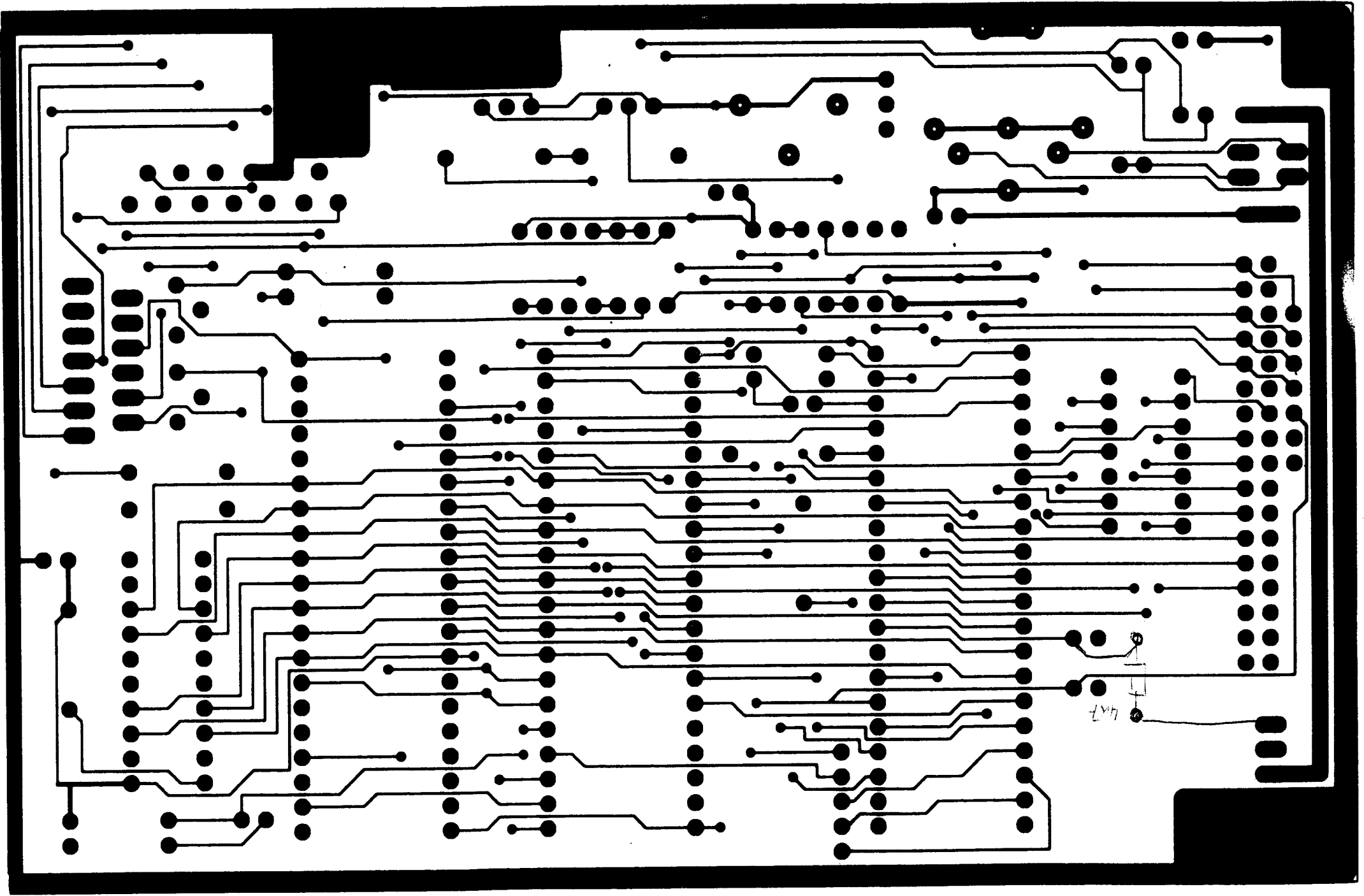
Routenplatte

Variante 1



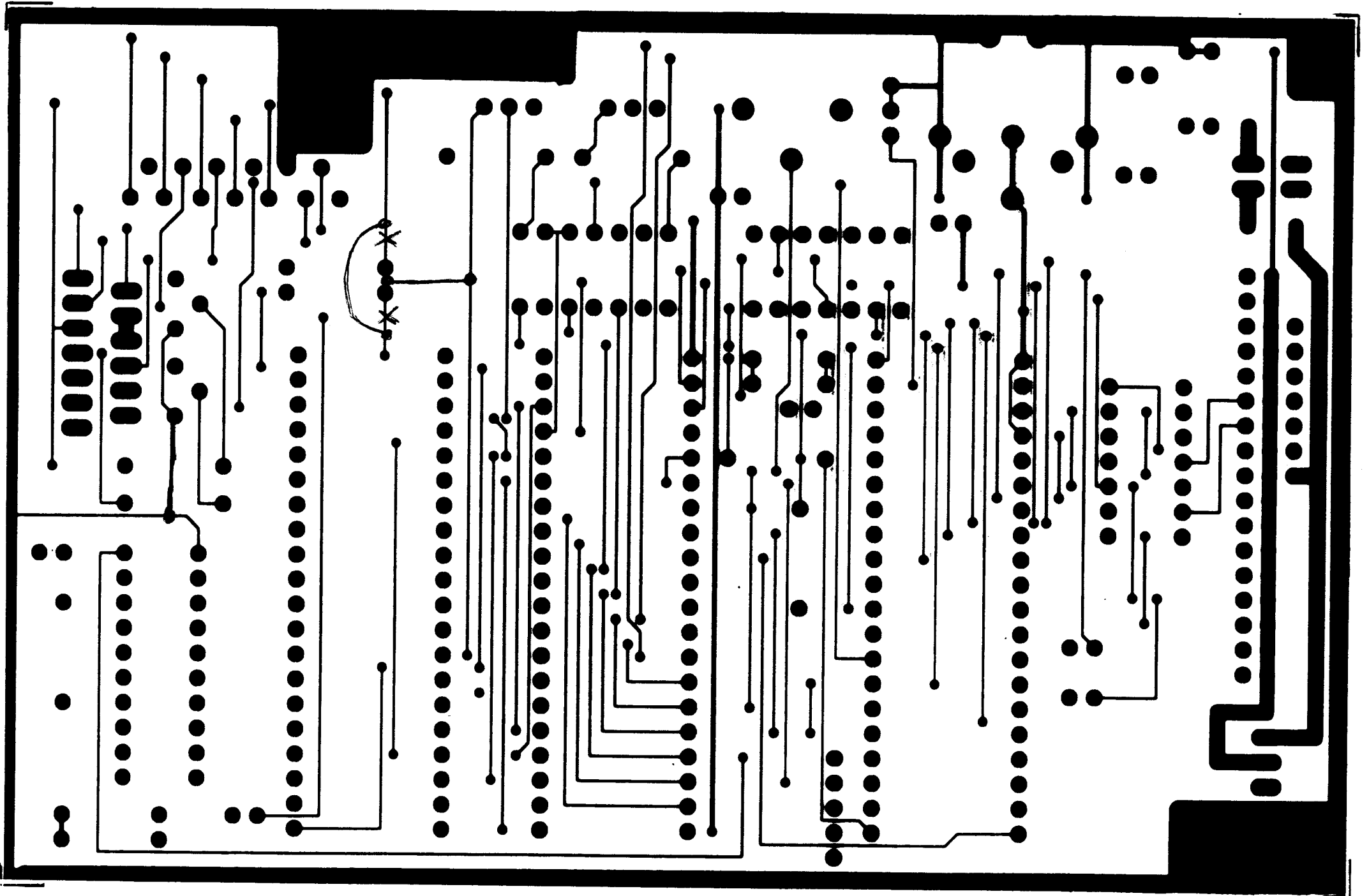
- O1 / = $\phi 2$;
- O2 / = /I4 ;
- O3 / = I8 ;
- O4 / = /I6 ;
- O5 / = I4 ;
- O6 / = /I2 + /I8 * /I5 ;
- O7 / = /I3 + I6 * /I7 ;

Timing muß ggf. angepasst werden (etwas mit Kondensatoren probieren)
 (Er müssen 70ns RAMs eingesetzt werden!)



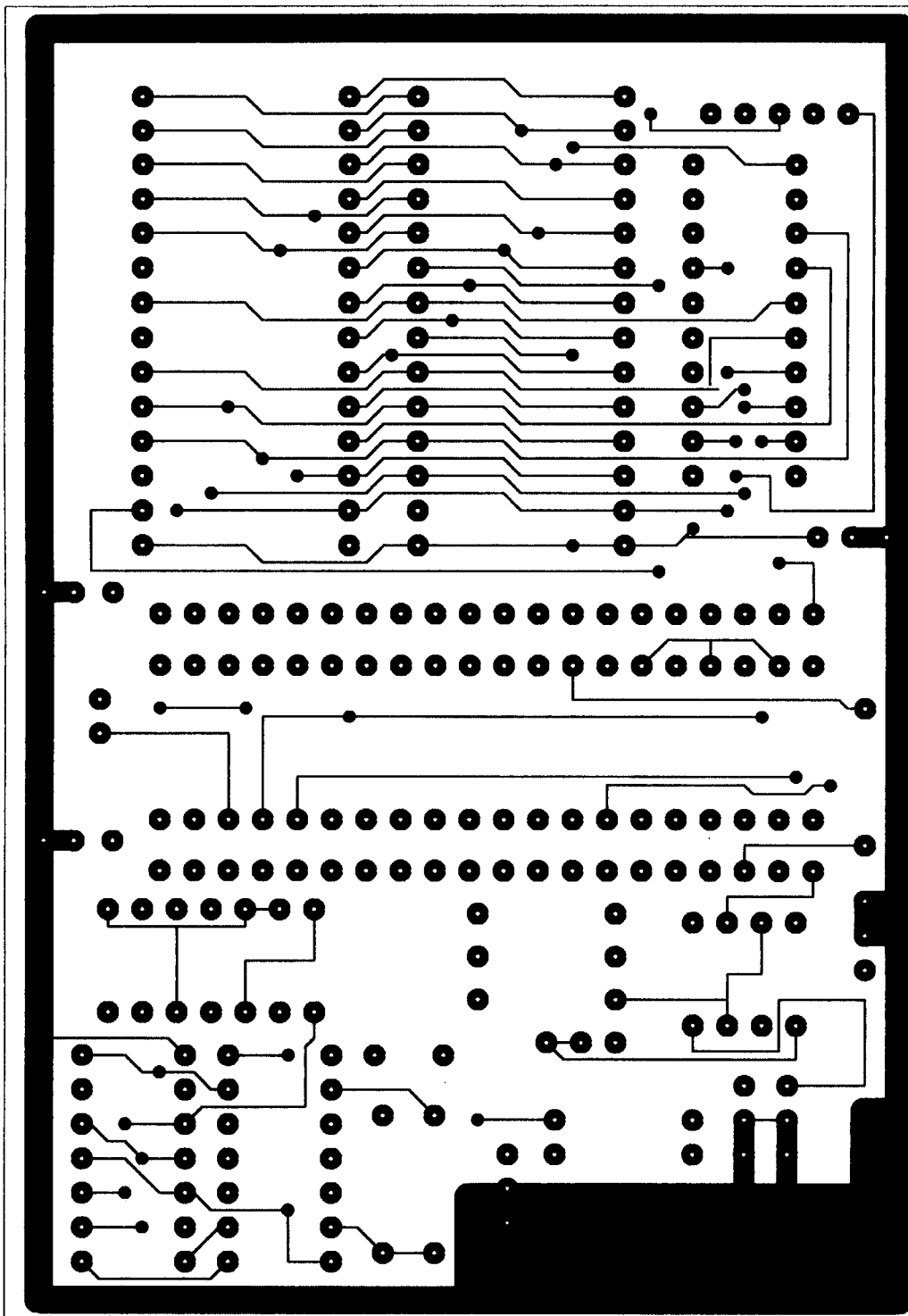
Bauteilseite

100x



X auftrennen

Lötseite



Device 16V8 ;

'Bezeichnung : F2000
'Version : 1.0
'Datum : 25.11.90
'erstellt : MP

'***** Pin-Belegung *****

A15	1
A14	2
A13	3
A12	4
A11	5
A10	6
A9	7
A8	8
RW	9
GND	10
CLK	11
NC	12
CEN	13
RIOT	14
RAM	15
ROM	16
RD	17
WR	18
FDC	19
VCC	20

'***** Macro Definition *****

macro AD0 /A15 * /A14 * /A13 * /A12 * /A11 ;

'***** Logische Gleichungen *****

start

RAM /= A15 * /A14 * /A13 +
&AD0 * /A10 * /A9 * /A8 ;

ROM /= A15 * A14 ;

RIOT /= &AD0 * /A10 * A9 * /A8 +
&AD0 * /A10 * /A9 * A8 ;

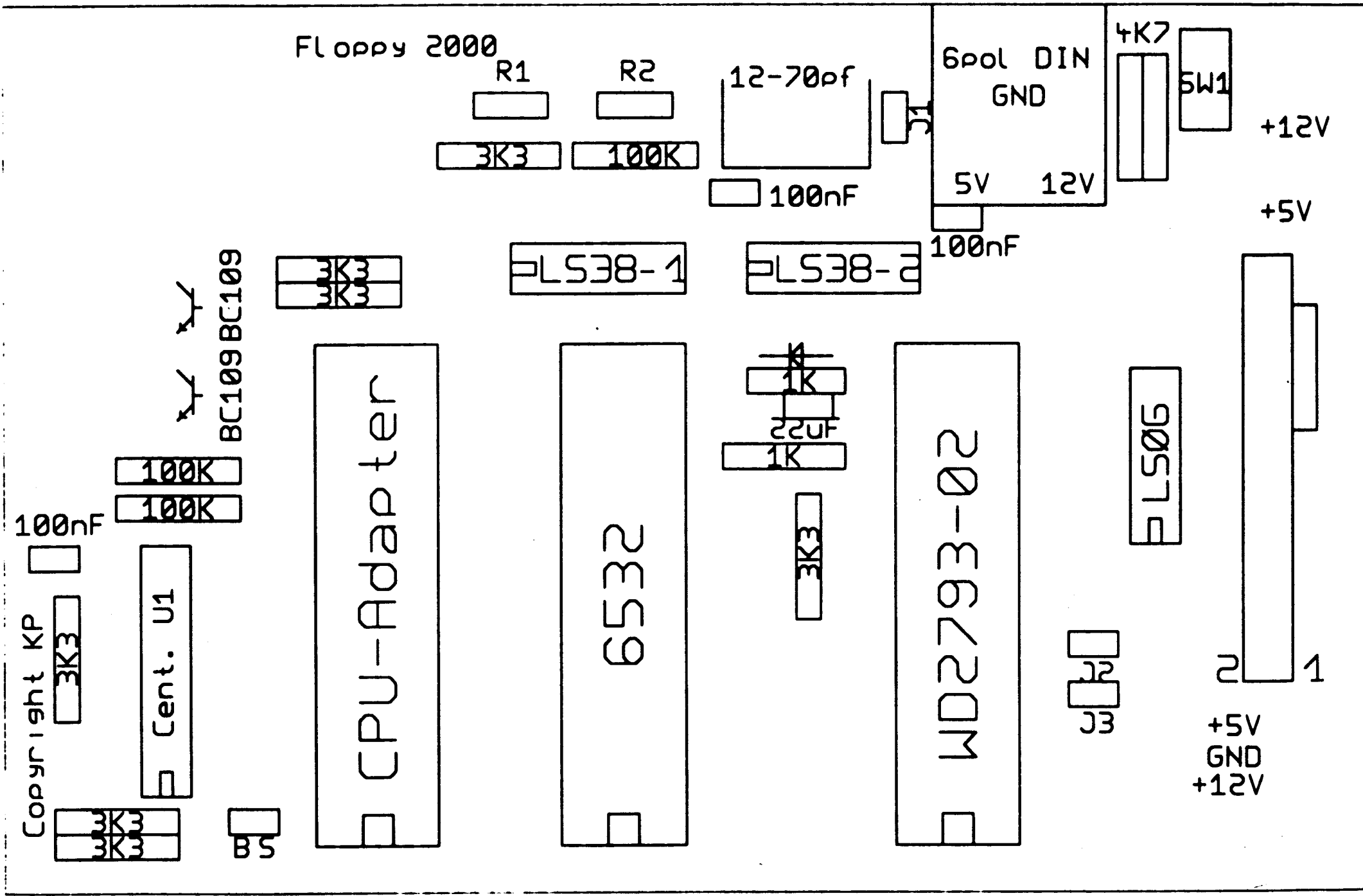
FDC /= &AD0 * A10 * /A9 * /A8 ;

CEN /= &AD0 * A10 * /A9 * A8 ;

RD /= CLK * RW ;

WR /= CLK * /RW ;

end ;

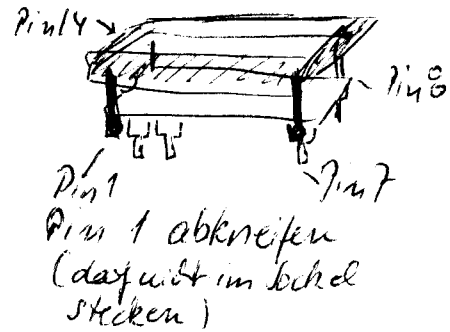


Restückungsdruck

Änderungen:

obere Platine

- RAM Pin 22 und 20 vertauschen
- Pin 8 von 74LS93 an CPU Pin 37 legen
- Quarzoszillator auf 74ALS02 auflöten



untere Platine

- Ermittler des beiden Transistoren an \perp
- Kollektorstärker an $+5V$
- Pullup Widerstand auf andere Seite von Jumper J2 legen

Abgleich Floppycontroller

- Laufwerk abziehen
- Spannung einhalten
- Jumper J1 aufdecken
- Pulsbreite an Pin 31 messen und mit R2 auf 50-100ns einstellen
- Pulsbreite an Pin 29 messen und mit R1 auf 960ns stellen
- Frequenz an Pin 16 messen, Periodendauer mit Trimmer 12-70pF auf 7,7µs stellen ($\approx 125kHz + 4\%$)
- Spannung am Halten, Jumper J1 entfernen
- Laufwerk anschließen. That's it!

Superspeedy

